Wojciech Kołodziejski Kraków, dnia 11.10.2021 r.

Pogórska Wola 287H

33-152 Pogórska Wola

e-mail: w\_kolodziejski@pwsztar.edu.pl

tel. kom. 500518447

LISTA PUBLIKACJI NAUKOWYCH

1. J. Jasielski; W. Kołodziejski; S.W. Kuta, “Cancellation of common-mode output signal in Class-BD audio amplifiers”, IEEE Xplore, 2016 Int. Conf. on Signals and Electronic Systems (ICSES), 5-7 Sept. 2016. Krakow, Poland.
2. W. Kołodziejski, S.W. Kuta, J. Jasielski, “Open-Loop Class-BD Audio Amplifiers with Balanced Common Mode Output”, złożona do druku
3. W. Kołodziejski, S. W. Kuta, „Linearized 9-Bit Hybrid LBDD PWMModulator for Digital Class-BD Amplifier”, International Journal of Electronics and Telecommunications, 2021, Vol. 67, No. 1, pp. 49-57, Impact Factor 0,81, SJR 0,193, *Afiljacja PWSZ w Tarnowi*
4. S. W. Kuta, W. Kołodziejski, J. Jasielski, „Hybrid Linearized Class-BD Double Sided (LBDD) Digital Pulse Width Modulator (DPWM) for Class-BD Audio Amplifiers”, Science, Technology, Innovation, 2017, No.1, pp. 1-10, Afiljacja PWSZ w Tarnowie
5. J. Jasielski, St. Kuta, W. Machowski, W. Kołodziejski, „Hybrid DPWM Implementation Using Coarse and Fine Programmable ADLL”, Microelectronics Journal, Elsevier, 2014, Vol. 45, Iss. 9, Pgs. 1202 – 1211. Impact Factor 1,48, SJR 1,48, *Afiljacja PWSZ w Tarnowie*
6. J. Jasielski, St. Kuta, W. Machowski, W. Kołodziejski, I. Brzozowski„ Double edge class BD hybrid DPWM implementation using linearized LBDD algorithm”, Mixed Design of Integrated Circuits & Systems (MIXDES), 2014 Proceedings of the 21st International Conference, Date 19-21 June 2014, Pgs. 209 – 214. *Afiljacja PWSZ w Tarnowie*
7. J. Jasielski, St. Kuta, W. Machowski, W. Kołodziejski, „Hybrid LBDD PWM Modulator for Digital Class-BD Audio Amplifier Based on STM32F407VGT6 Microcontroller and Analog DLL”, Mixed Design of Integrated Circuits & Systems (MIXDES), 2015 Proceedings of the 22st International Conference, Date 25-27 June 2015. *Afiljacja PWSZ w Tarnowie*
8. W. Kołodziejski, St. Kuta, J. Jasielski, „Current controlled delay line elements' improvement study”, ICSES 2012, International Conference on Signals and Electronic Systems : 18–21 September 2012, Wrocław, Poland. *Afiljacja PWSZ w Tarnowie*
9. W. Kołodziejski, St. Kuta, Jacek Jasielski; „Analog delay line elements with wide range controlled-delay „( Analogowe elementy linii opóźniającej o regulowanym w szerokim zakresie opóźnieniu), Elektronika : konstrukcje, technologie, zastosowania (Warszawa); ISSN 0033-2089 — Tytuł poprz.: Przegląd Elektroniki. — 2013 R. 54 nr 2, s. 26–32.
10. J. Jasielski, St. Kuta, W. Machowski, W. Kołodziejski; “An Analog Dual Delay Locked Loop Using Coarse and Fine Programmable Delay Elements”, Proceedings of the 20-th International Conference MIXED DESIGN OF INTEGRATED CIRCUITS AND SYSTEMS MIXDES 2013, Gdynia, Poland, June 2013. *Afiljacja PWSZ w Tarnowie*